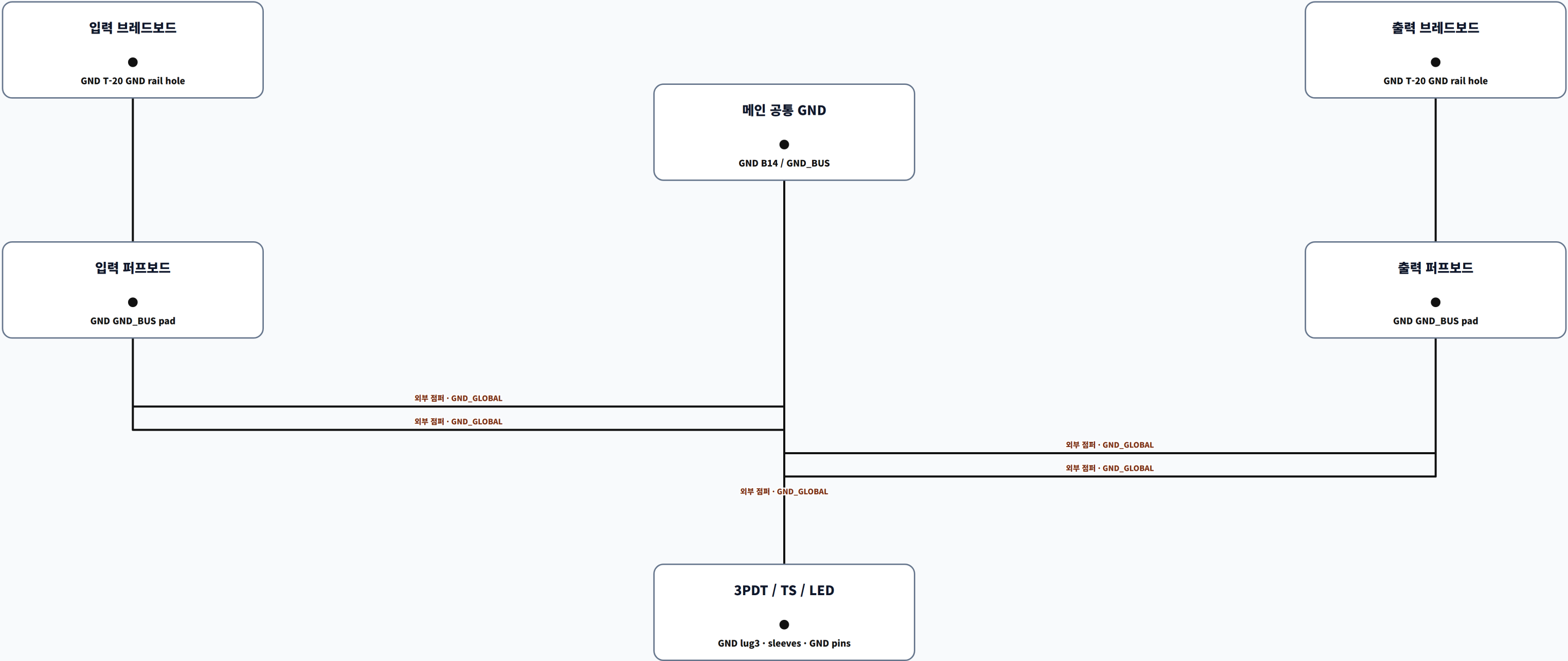


0. 공통 GND 외부 점퍼 검증도

선의 교차나 보드 밖 경로는 접속으로 인정하지 않습니다. 각 검은 선은 양 끝의 검은 접속점에 실제로 중단됩니다.



자동 검증 결과

모든 보드의 GND 핀·레일 홀·러그·패드는 GND_GLOBAL 하나로 정규화되며, 검은색 와이어는 GND에만 사용됩니다.

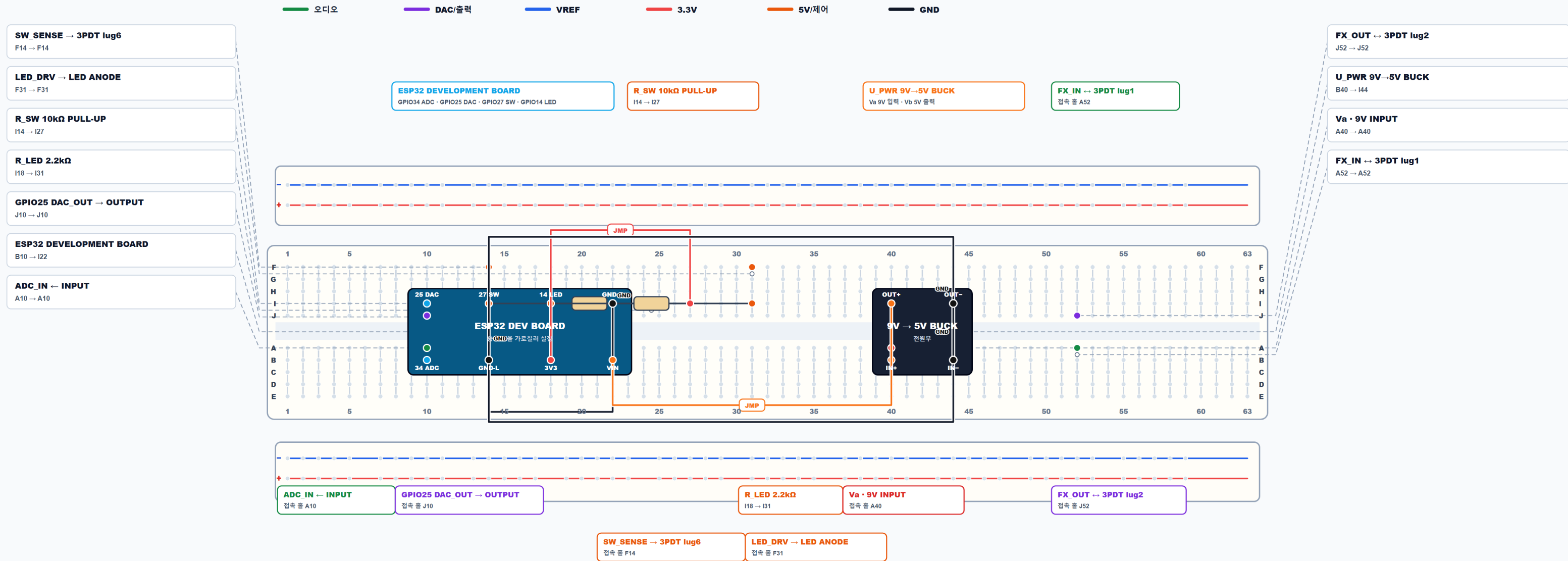
외부 입력은 J2 pin1에서 A3 홀로 들어오며, A3-E3는 보드 내부 5홀 스트립이고 E3→E6만 실제 점퍼입니다.



- 3PDT lug1 → J2 pin1 → 외부 점퍼 → A3 → 내부 스트립 E3 → E3-E6 점퍼 → C1(E6-F6) 순서입니다.
- J2 pin2 GND → 외부 점퍼 → A20 공통 GND → T-20 GND 레일 홀로 연결합니다.
- VREF_1V65는 16행에서 E16-F16을 명시적으로 브리지하고 R3/R4/C2/C3/R5가 같은 노드를 사용합니다.
- U1은 중앙 홈을 가로질러 F31/F33과 E31/E33/E35에 꽃아 각 핀이 서로 다른 5홀 묶음을 사용합니다.
- C8은 U1 pin5(E33)-pin2(E35)에 최대한 가깝게 설치하고, 전원 OFF 상태에서 단락을 확인합니다.

2. EIC-106 메인부 · 기존 제작 방식 유지 개정판

ESP32는 중앙 홈을 가로질러 배치하며 9V·5V·3.3V를 같은 전원 레일로 묶지 않습니다.

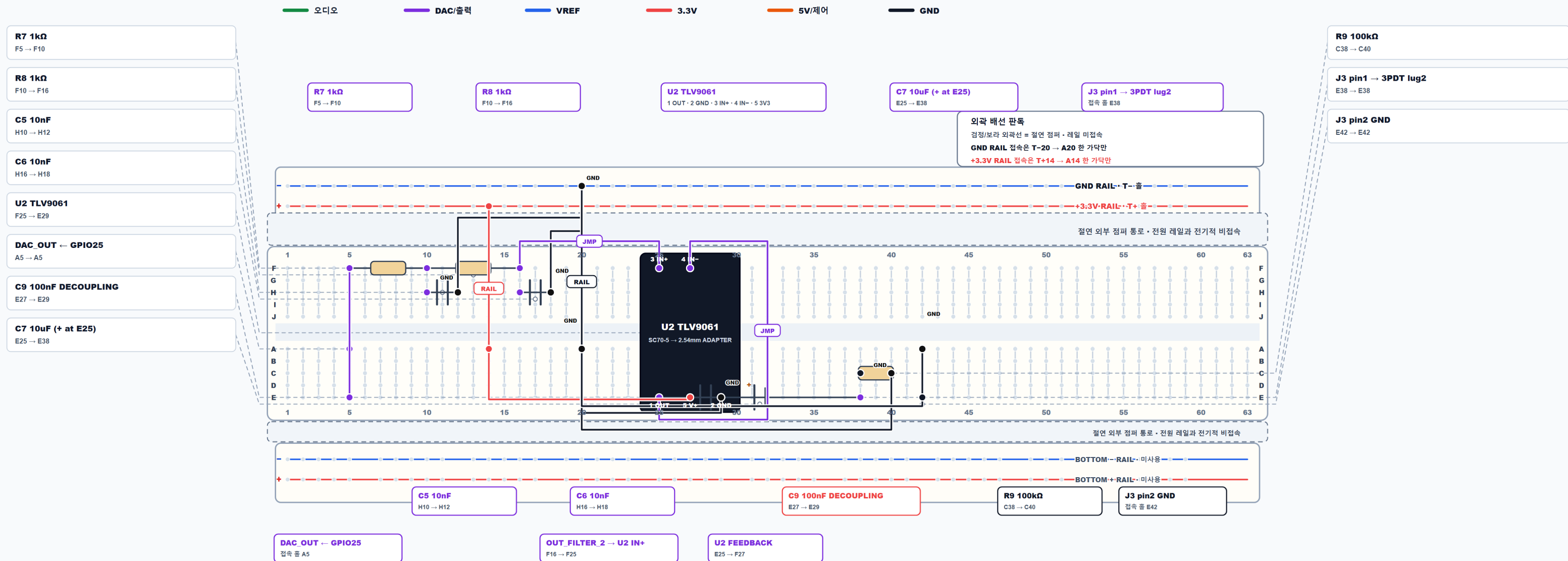


메인부 조립 순서

- ESP32 양쪽 헤더가 중앙 홈을 사이에 두고 B열과 I열에 각각 꽂히는 배치는 전기적으로 올바릅니다.
- 단, 사용 중인 ESP32 개발보드의 실제 헤더 폭과 핀 이름이 B/I 열 및 10-22행 위치와 일치하는지 먼저 실측합니다.
- Va 9V는 A40/B40의 Buck IN+에만, Buck OUT+ 5V는 ESP32 VIN(B22)에만 연결합니다.
- USB 5V와 외부 +5V_IN은 동시에 공급하지 않습니다.
- ESP32의 두 GND와 Buck IN-/OUT-는 B14 로컬 GND 노드에 명시적 접점으로 모읍니다.

3. EIC-106 출력부 · 기존 제작 방식 유지 개정판

DAC_OUT이 A-E 쪽에서 F-J 쪽으로 넘어가는 E5-F5 브리지를 실제 점퍼로 명시했습니다.



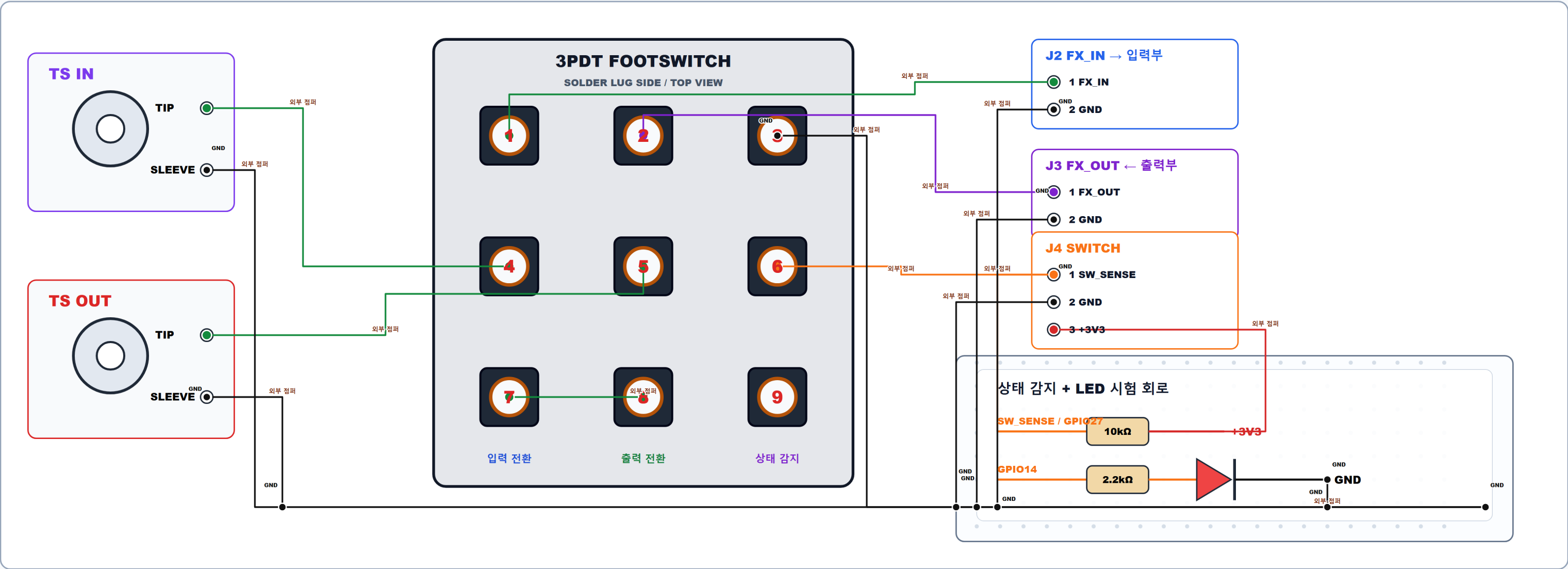
출력부 조립 순서

- GPIO25 DAC_OUT → R7/C5 → R8/C6 → U2 pin3(IN+) → C7 → FX_OUT 순서입니다.
- U2는 중앙 홈을 가로질러 F25/F27과 E25/E27/E29에 꽃아 핀 간 단락을 방지합니다.
- C7 전해 커패시터의 +극은 U2 OUT(E25), -극은 FX_OUT(E38) 방향입니다.
- 전원 레일은 연속으로 가정하지 않고 T+14와 T-20의 해당 5홀 구간만 실제로 급전합니다.
- C9는 U2 pin5(E27)-pin2(E29)에 최대한 가깝게 설치하고 FX_OUT/J3 배선은 짧게 유지합니다.

4. 3PDT 브레드보드/배선 설명도

브레드보드 검증용 - 스위치 접점과 상태 감지 회로를 분리해서 시험

오디오 FX 출력 상태/LED 3.3V GND



ON / EFFECT

내부 접점: 4-1, 5-2, 6-3

TS IN → FX_IN → 처리 → FX_OUT → TS OUT

SW_SENSE=LOW (lug6→lug3 GND)

BYPASS

내부 접점: 4-7, 5-8, 6-9

TS IN → lug7-lug8 점퍼 → TS OUT

SW_SENSE=HIGH (10k pull-up), lug9=NC

제작 메모

브레드보드에서는 3PDT 자체를 쏙지 말고 악어클립/점퍼로 각 lug를 인출

SW_SENSE는 10k pull-up 후 GPIO27로, lug6가 lug3(GND)에 닿으면 LOW

LED 시험: GPIO14 → 2.2k → LED A, LED K → GND

BOM

SW1: 3PDT latching footswitch, TS IN/OUT mono jack

J2/J3: 2P header, J4: 3P header

R_SW 10k, R_LED 2.2k, LED 1개, 배선/열수축튜브

권장: 신호용 연선 또는 차폐선, GND 공통점, 테스트 리드

Lug 연결표 / 최종 체크

1=FX_IN, 2=FX_OUT, 3=GND, 4=TS IN Tip, 5=TS OUT Tip

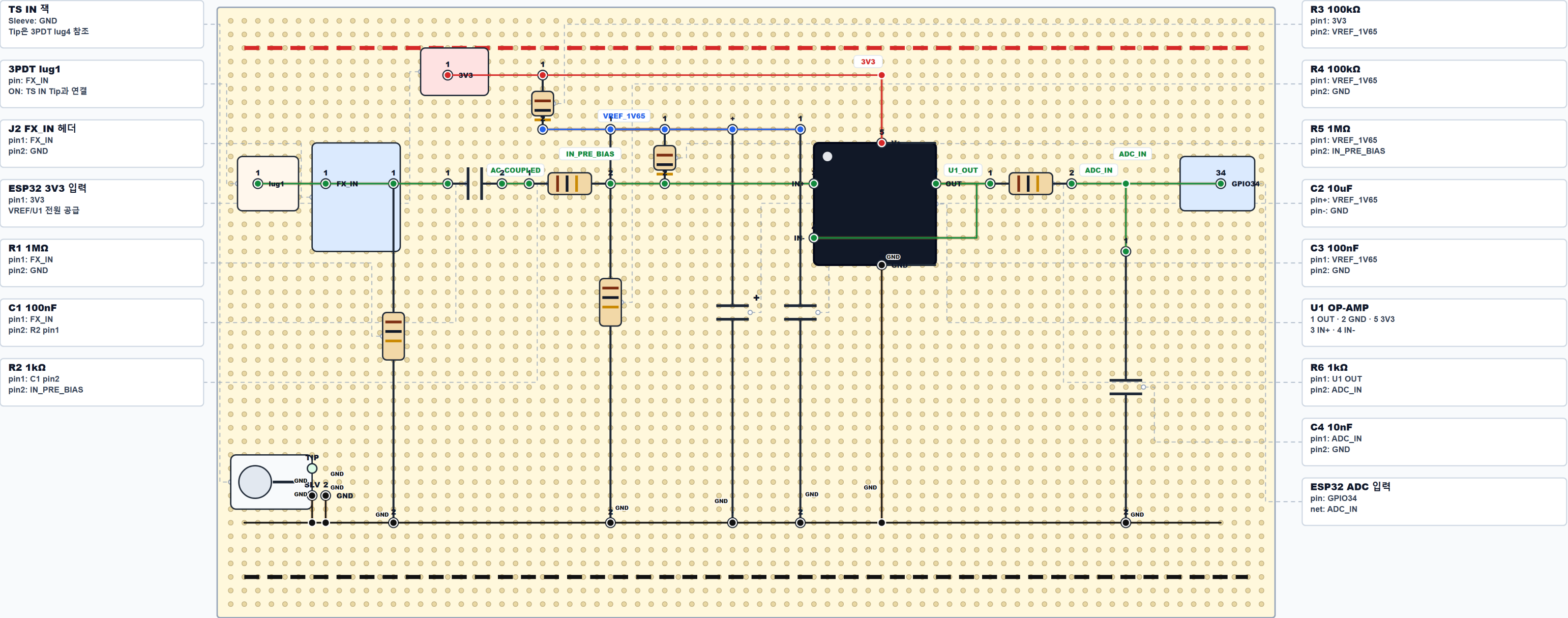
6=SW_SENSE, 7↔8=점퍼, 9=OPEN/NC

번호는 반드시 이 도면의 납땜 러그면 방향에만 유효

스위치 제조사별 방향 혼동 방지를 위해 납땜 전 연속성 측정 필수

5. 입력부 퍼프보드 프로토타입 제작용 구조도

퍼프보드 납땜용: 황색 패드 배열과 하단 구리 점퍼 표시



입력부: FX_IN, VREF_1V65, IN_PRE_BIAS, ADC_IN 분기점만 junction dot 표시.
라벨 박스는 모두 회로 영역 밖에 배치. 회로 내부에는 net 이름만 최소 표시.

BOM / 필수 보완 부품

R1 1MΩ, R2/R6 1kΩ, R3/R4 100kΩ, R5 1MΩ
C1/C3 100nF, C2 10uF, C4 10nF, C8 100nF
U1 TLV9061IDCKR(SC70-5), 소켓/어댑터, 2.54mm 헤더

TLV9061IDCKR는 6핀이 아니라 SC70-5(5핀)입니다.

모든 값은 회로 검증 보고서와 함께 확인 후 납땜하십시오.

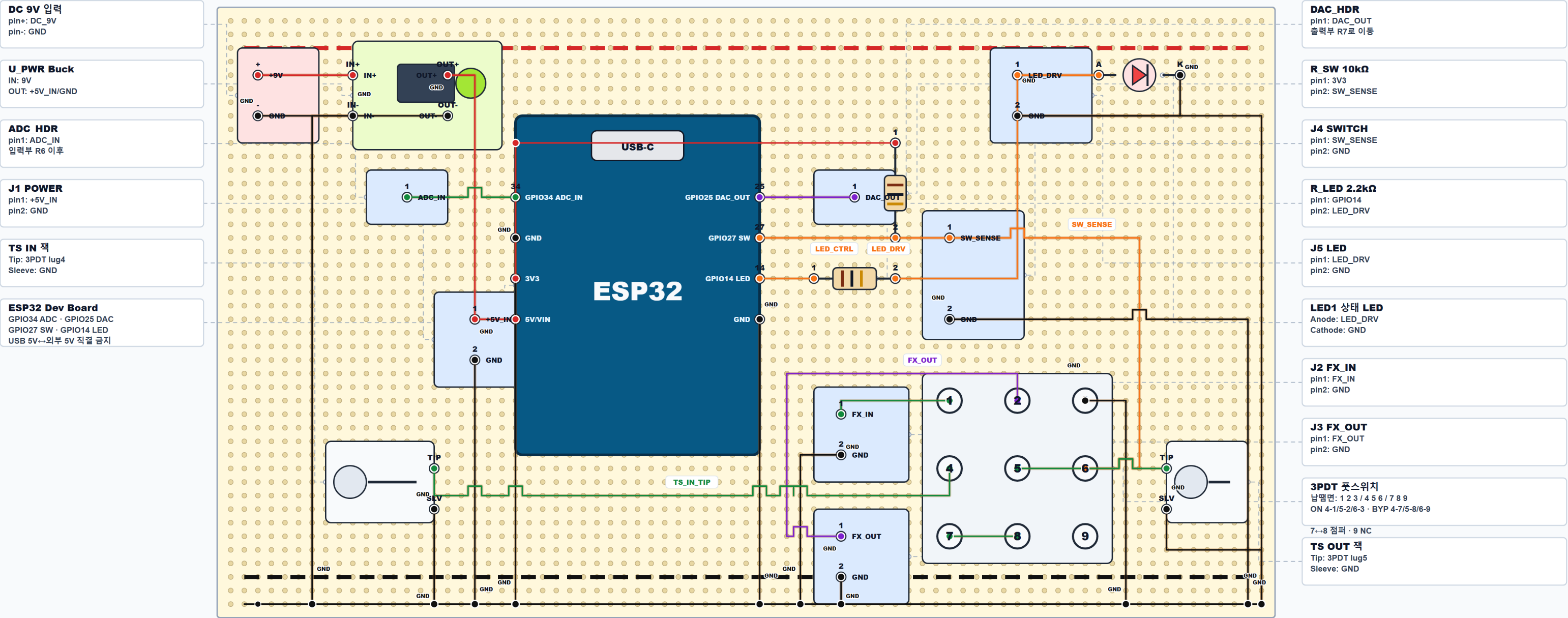
핵심 노드 / 제작 체크

오디오 흐름을 좌→우로 유지하고 VREF/GND 귀환은 짧게 배치
입력 고임피던스 노드(IN_PRE_BIAS)는 전원·디지털선과 이격
C8은 U1 전원핀 바로 옆, C2/C3는 분압기 바로 옆
납땜 전 상면/하면 반전과 패드 연속성을 멀티미터로 확인

배선 후 전원 OFF 상태에서 단락·연속성 검사 → 전류 제한 전원으로 최초 기동.

6. 메인부 퍼프보드 프로토타입 제작용 구조도

퍼프보드 납땜용: 황색 패드 배열과 하단 구리 점퍼 표시



3PDT lug9는 NC. ON 상태는 4-1, 5-2, 6-3 / 바이패스 상태는 4-7, 5-8, 6-9.
USB-C 5V와 DC Buck +5V_IN은 단순 직결하지 않음.

BOM / 필수 보완 부품

ESP32 Dev Board, 9V→5V Buck, 전원/신호 헤더
R_SW 10kΩ, R_LED 2.2kΩ, LED1
3PDT/TS 잭 연결용 배선, 테스트 포인트, 공통 GND

TLV9061IDCKR는 6핀이 아니라 SC70-5(5핀)입니다.

모든 값은 회로 검증 보고서와 함께 확인 후 납땜하십시오.

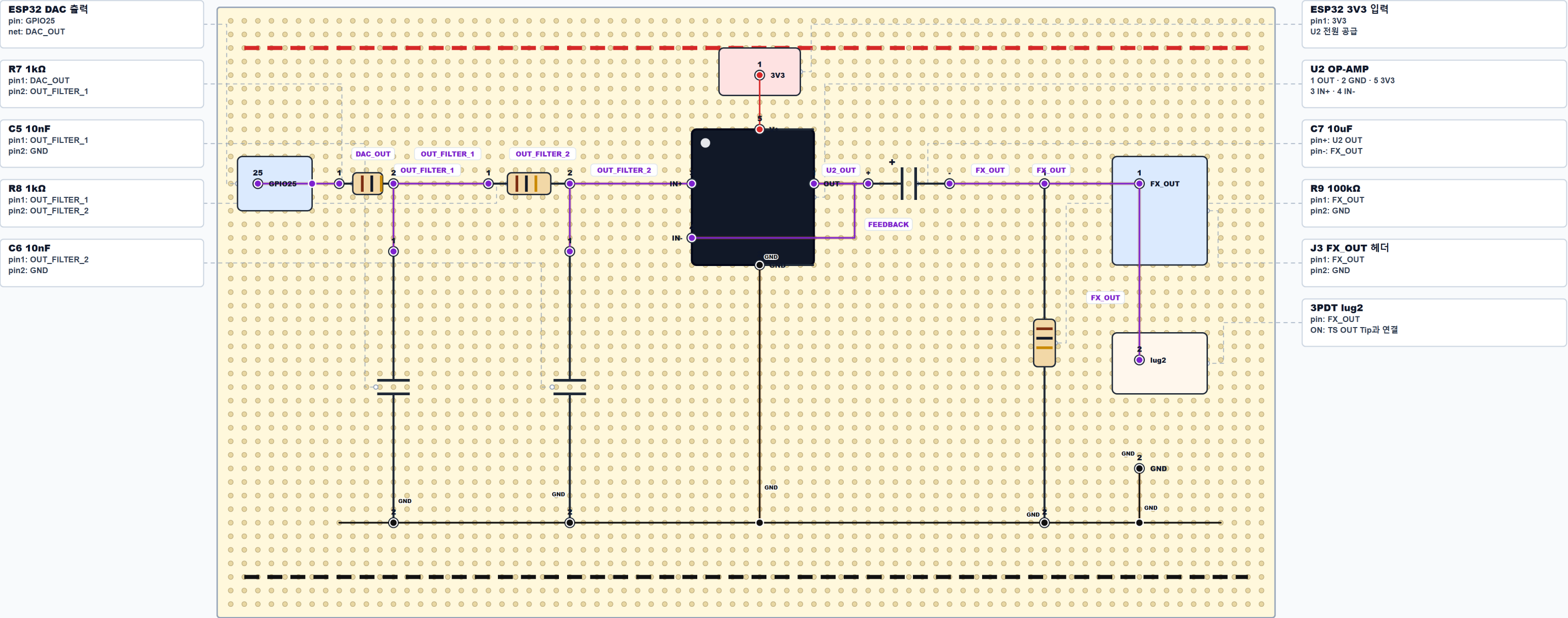
핵심 노드 / 제작 체크

ADC_IN과 DAC_OUT은 짧게, 9V/Buck/LED 배선과 떨어뜨려 배치
GND는 공통 귀환 경로를 명확히 하고 오디오 귀환 루프를 최소화
J2/J3 오디오 스위칭과 ADC_HDR/DAC_HDR 신호를 혼동하지 말 것
GPIO34는 입력 전용이며 내부 pull-up/down이 없으므로 외부 구성이 필수

배선 후 전원 OFF 상태에서 단락·연속성 검사 → 전류 제한 전원으로 최초 기동.

7. 출력부 퍼프보드 프로토타입 제작용 구조도

퍼프보드 납땜용: 황색 패드 배열과 하단 구리 점퍼 표시



출력부는 FX_OUT → J3 → 3PDT lug2까지만 외부 배선으로 표시.
TS OUT Tip과 lug5 배선은 메인부 3PDT 도면에서 확인.

BOM / 필수 보완 부품

R7/R8 1kΩ, R9 100kΩ

C5/C6 10nF, C7 10uF, C9 100nF

U2 TLV9061IDCKR(SC70-5), 2.54mm 헤더, FX_OUT 배선

TLV9061IDCKR는 6핀이 아니라 SC70-5(5핀)입니다.

모든 값은 회로 검증 보고서와 함께 확인 후 납땜하십시오.

핵심 노트 / 제작 체크

DAC 필터 부품을 인접 배치하고 U2 입력 루프를 짧게 유지

C7 +극=U2 OUT, -극=FX_OUT; R9는 C7 뒤에서 GND로

C9은 U2 전원핀 바로 옆에 배치

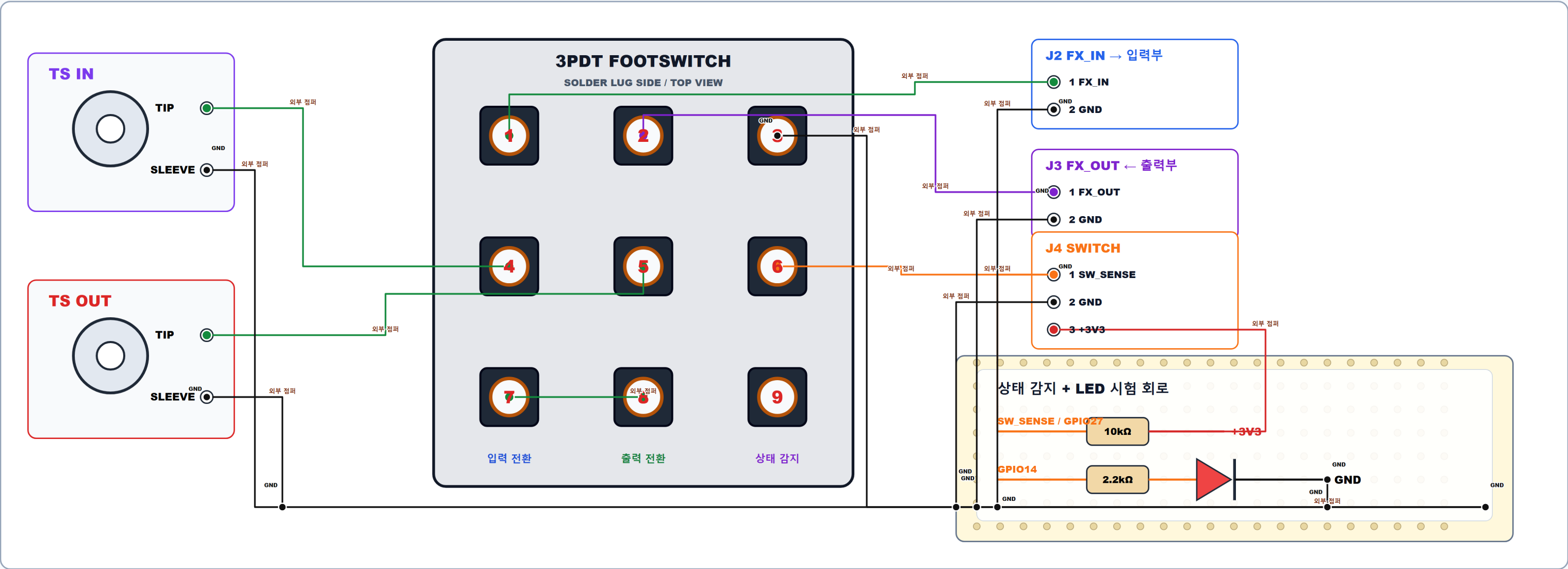
FX_OUT에서 3PDT lug2까지 차폐선 또는 짧은 배선 권장

배선 후 전원 OFF 상태에서 단락·연속성 검사 → 전류 제한 전원으로 최초 기동.

8. 3PDT 실제 배선 구조도

실제 납땜용 - SOLDER LUG SIDE(납땜 러그면) 기준

오디오 FX 출력 상태/LED 3.3V GND



ON / EFFECT

내부 접점: 4-1, 5-2, 6-3

TS IN → FX_IN → 처리 → FX_OUT → TS OUT

SW_SENSE=LOW (lug6→lug3 GND)

BYPASS

내부 접점: 4-7, 5-8, 6-9

TS IN → lug7-lug8 점퍼 → TS OUT

SW_SENSE=HIGH (10kΩ pull-up), lug9=NC

제작 메모

모든 외부 배선은 연선 사용, TS 신호선은 짧게 유지

lug7-lug8 점퍼는 스위치 바로 위에서 짧게 납땜

납땜 후 ON/BYPASS 두 상태를 멀티미터 연속성 모드로 확인

BOM

SW1: 3PDT latching footswitch, TS IN/OUT mono jack

J2/J3: 2P header, J4: 3P header

R_SW 10kΩ, R_LED 2.2kΩ, LED 1개, 배선/열수축튜브

권장: 신호용 연선 또는 차폐선, GND 공통점, 테스트 리드

Lug 연결표 / 최종 체크

1=FX_IN, 2=FX_OUT, 3=GND, 4=TS IN Tip, 5=TS OUT Tip

6=SW_SENSE, 7↔8=점퍼, 9=OPEN/NC

번호는 반드시 이 도면의 납땜 러그면 방향에만 유효

스위치 제조사별 방향 혼동 방지를 위해 납땜 전 연속성 측정 필수